

Donatella Sciuto

Curriculum Vitae

2000 -	Professore Ordinario di Sistemi di Elaborazione delle Informazioni (ING-INF/05) Politecnico di Milano
1992-2000	Professore Associato di Sistemi di Elaborazione delle Informazioni (ING-INF/05) Politecnico di Milano
1986-1992	Ricercatore di Sistemi di Elaborazione delle Informazioni (ING-INF/05), Università di Brescia
1985-1987	Teaching Assistant e Research Assistant, University of Colorado, Boulder, Department of Electrical Engineering and Computer Science
1984-1985	Collaboratore alla ricerca, Dipartimento di Elettronica e Informazione, Politecnico di Milano

Formazione

1992	Master in Business Administration (Corso Biennale Serale in Economia e Gestione Aziendale), Scuola di Direzione Aziendale, Università Bocconi, Milano, Italy
1988	PhD in Electrical and Computer Engineering, University of Colorado, Boulder, CO, USA
1984	Laurea in Ingegneria Elettronica, Politecnico di Milano

Attività di ricerca

L'attività di ricerca si è svolta principalmente nell'ambito delle architetture dei sistemi di elaborazione, considerando sia attività di progettazione hardware sia metodologie per l'automazione del progetto di sistemi embedded, sistemi dedicati composti sia da parti hardware sia da parti software, sia problematiche relative a prestazioni, consumo energetico e sicurezza.

Più recentemente l'attività di ricerca si è anche indirizzata verso le problematiche più applicative, legate all'utilizzo delle tecnologie ICT nell'ambito della realizzazione di smart cities, in cui i sistemi embedded e le reti di sensori rappresentano le componenti infrastrutturali tecnologiche fondamentali e nell'ambito fintech.

È coautore di più di 90 articoli scientifici a riviste internazionali, 20 capitoli di libri di ricerca internazionali e più di 300 articoli a conferenze internazionali, È coautore di 4 brevetti internazionali nell'area delle architetture di processore con STMicroelectronics e di un brevetto nazionale e internazionale con Politecnico di Milano. È inoltre coautore di diverse pubblicazioni didattiche nell'area informatica. È stata responsabile di diversi progetti europei e italiani.

Ha partecipato a numerosi comitati di programma di conferenze internazionali e in posizione di leadership organizzativa e partecipa a comitati editoriali di riviste scientifiche internazionali di settore.

Ha svolto attività di servizio in società scientifiche internazionali e in particolare è stata attiva sia come VP of Finance sia successivamente come Presidente del IEEE Council of Electronic Design Automation, società scientifica internazionale, basata negli Stati Uniti.

Ha partecipato a numerosi comitati internazionali di valutazione scientifica, sia per università che nell'ambito della valutazione di ricercatori.

Collabora attivamente nei programmi di promozione delle discipline STEM per le ragazze e ha avviato i programmi di diversity&inclusion al Politecnico di Milano.

Riconoscimenti e premi

- 2021 IBM Women Leaders in AI
- 2019 IEEE CEDA Distinguished Service Award
- Nominata InspiringFifty Italy nel 2018 <https://inspiringfifty.org/inspiring-fifty>
- IEEE Fellow 2011
- Outstanding Contribution Award dalla IEEE Computer Society nel 2009
- European Design and Automation Association Fellowship nel 2009
- Service Award da ACM per il ruolo di Program Chair of DATE 2006.

- Best Paper Award DATE '99 per l'articolo "Symbolic functional vector generation for VHDL specifications" ACM/IEEE DATE '99 – Design, Automation and Test in Europe.
- Best Paper Award IEEE/ACM Eurodac with EuroVHDL '96 per l'articolo "BDD-based Testability Estimation of VHDL Designs"
- Best Paper Award IEEE ICCD '98.
- IEEE Award dalla Northern Italy section come miglior studente nel 1984.
- Premio come più giovane laureata al Politecnico di Milano nel 1984.

 Novella S. Cinto